

MMC MULTI
CHECKER - 02
取扱説明書

任天堂株式会社

概要

MMC MULTI CHECKER-02は、MMC対応ROMカセットのデバック及び最終検査時に使用します。使用方法は、MULTI CHECKER-02の基板上にあるディップスイッチをプログラムとキャラクターで使用するEPROM、SRAM対応するように設定して所定の位置にEPROM、SRAMを差し込むだけでMMC対応基板と同じ環境でデバック及び最終検査が手軽にできます。

1、ディップスイッチ設定表

表-1、2、3を参考にして基板上のディップスイッチを設定します。

1) PRG

〈表-1〉

	SW 1	SW 2	IC 1, 2	IC 3 ~ 8
3	OFF	OFF	1M EP-ROM	
2	ON	OFF	256 EP-ROM	256 EP-ROM
1	OFF	ON	256 SRAM R/0	256 SRAM R/0
0	ON	ON	256 SRAM R/W	256 SRAM R/W

2) CHR

〈表-2〉

	SW 3	SW 4	SW 5	IC 10	IC 11 ~ 13
7	OFF	OFF	OFF	1M EP-ROM	
6	ON	OFF	OFF	256 EP-ROM	256 EP-ROM
5	OFF	ON	OFF	128 EP-ROM	
4	ON	ON	OFF	64 EP-ROM	
3	OFF	OFF	ON	256 SRAM R/0	256 SRAM R/0
2	ON	OFF	ON	256 SRAM R/W	256 SRAM R/W
1	OFF	ON	ON	64 SRAM R/0	
0	ON	ON	ON	64 SRAM R/W	

注1) 1M EP-ROMは32ピンJEDEC仕様。

注2) R/0---SRAMが読み出し専用。

R/W---SRAMが読み出し及び書き込み可能。

*但しMMCは、WRITEできない。

注3) バックアップ仕様の時、IC9にCMOS 64Kbit RAM、そしてリチウム電池を使用します。

3) ディップスイッチ A, B, C 設定表

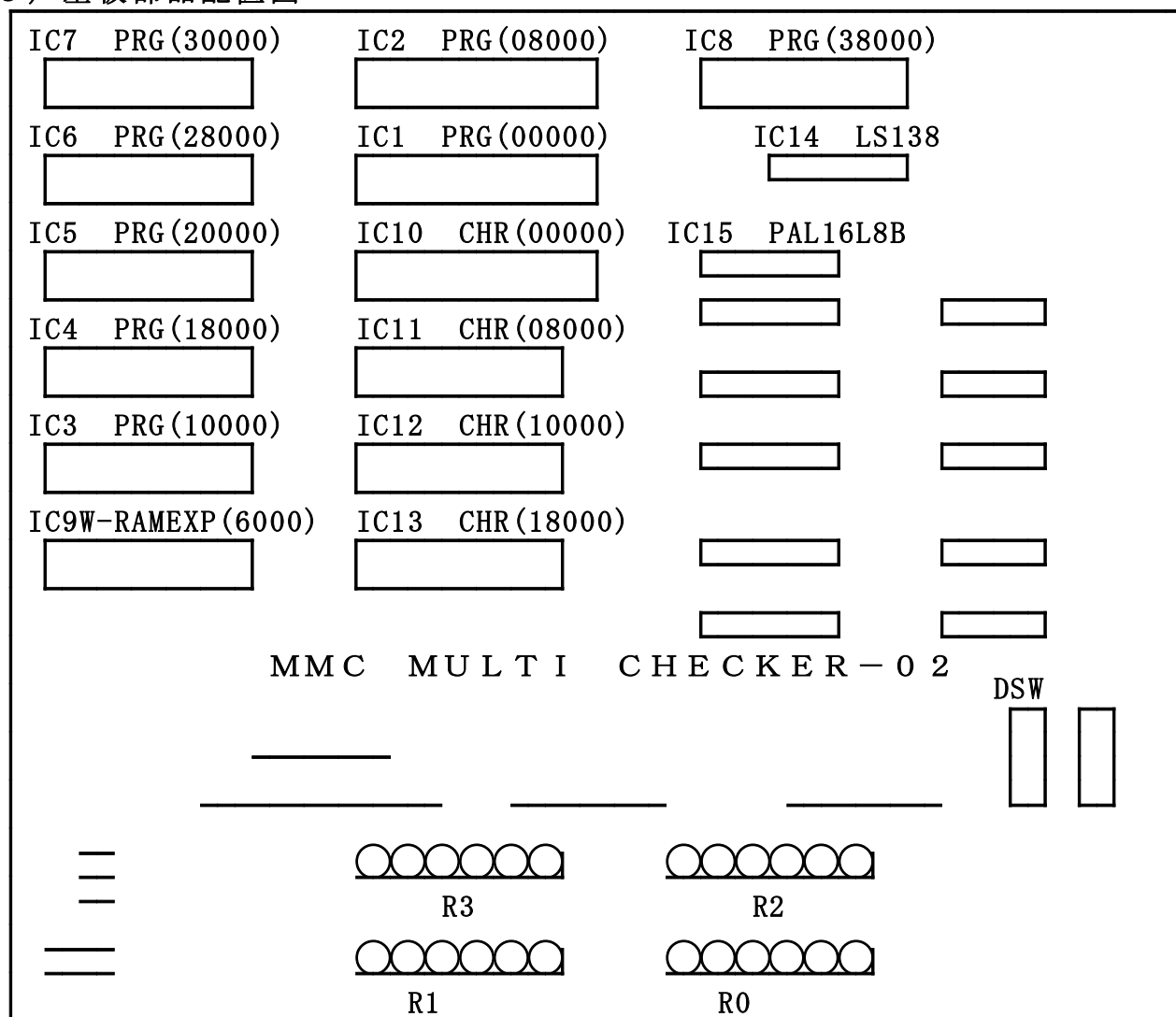
〈表 - 3〉

	S W - A	S W - B	S W - C	選 択
3	O F F	O F F	O F F	I C 1
2	O N	O F F	O F F	I C 1, 2
1	O N	O N	O F F	I C 1 ~ 4
0	O N	O N	O N	I C 1 ~ 8

4) ディップスイッチ配置図

	1	2	3	4	5	A	B	C
O N								
O F F								

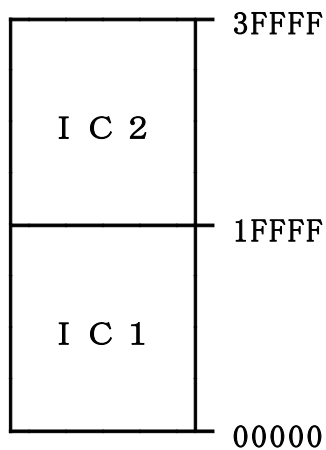
5) 基板部品配置図



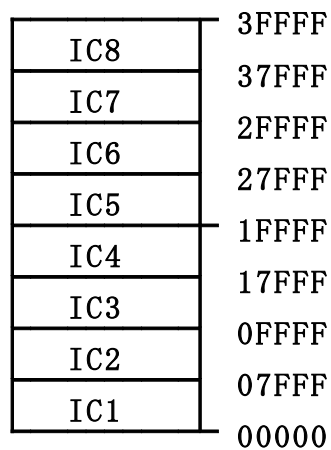
6) メモリーマップ一覧表

PRGマップ

1M EP-ROMの場合

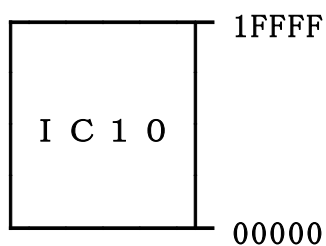


256EP-ROM, 256SRAMの場合

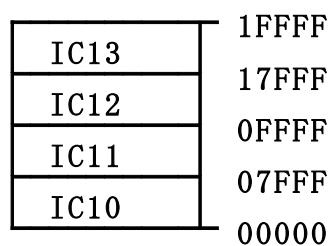


CHRマップ

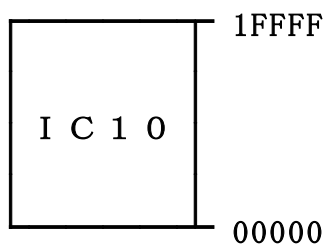
1M EP-ROMの場合



256EP-ROM, 256RAMの場合



128EP-ROMの場合



64EP-ROM, 64SRAMの場合

